

***** Dialog

DEVICE AND METHOD FOR PICKING UP IMAGE

Publication Number: 2001-078081 (JP 2001078081 A)

Published: March 23, 2001

Inventors:

- YUKI OSAMU
- HASHIMOTO SEIJI

Applicants

- CANON INC

Application Number: 11-254745 (JP 99254745)

Filed: September 08, 1999

International Class:

- H04N-005/232
- G02B-007/28
- G03B-013/36
- G03B-007/08
- H04N-005/335
- H04N-009/07

Abstract:

PROBLEM TO BE SOLVED: To obtain a sufficient resolution even in the case of display based on the read of the entire imaging device and display of a prescribed part as well by reading pixels in a first image pickup area after adding (n) pixels (n is a natural number) and reading pixels in a second image pickup area smaller than the first image pickup area after non-adding or adding (m) (m(n; m is a natural number) pixels. **SOLUTION:** Added reading is performed in a first mode for each of (n) pixels in an image pickup area and added reading or non-added reading is performed in a second mode for each of (m) pixels in an image pickup area 202. When a practical pixel number $a_3 \times b_3$ ($a_1 \times b_1$) constituted by added reading in the first mode is made equal to a pixel number $a_2 \times b_2$ in the case of non-added reading in the second mode ($a_3 \times b_3 = a_2 \times b_2$), the pixel number of a signal read in the first mode is equal to the pixel number of a signal read in the second mode and the configuration of storage areas or image processing parts can be unified.

COPYRIGHT: (C)2001,JPO

JAPIO

© 2007 Japan Patent Information Organization. All rights reserved.

Dialog® File Number 347 Accession Number 6850581

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-78081

(P2001-78081A)

(43)公開日 平成13年3月23日(2001.3.23)

(51)Int.Cl.⁷

H 04 N 5/232
G 02 B 7/28
G 03 B 13/36
7/08
H 04 N 5/335

識別記号

F I

H 04 N 5/232
G 03 B 7/08
H 04 N 5/335
9/07
G 02 B 7/11

テ-マコ-ト^{*}(参考)

Z 2 H 0 0 2
2 H 0 1 1
P 2 H 0 5 1
A 5 C 0 2 2
N 5 C 0 2 4

審査請求 有 請求項の数10 O L (全 19 頁) 最終頁に続く

(21)出願番号

特願平11-254745

(71)出願人 000001007

キヤノン株式会社

東京都大田区下丸子3丁目30番2号

(22)出願日 平成11年9月8日(1999.9.8)

(72)発明者 結城 修

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(72)発明者 橋本 誠二

東京都大田区下丸子3丁目30番2号 キヤノン株式会社内

(74)代理人 100065385

弁理士 山下 積平

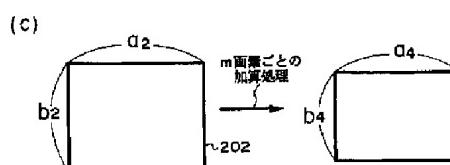
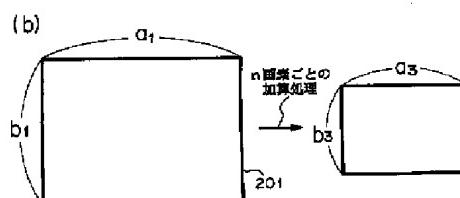
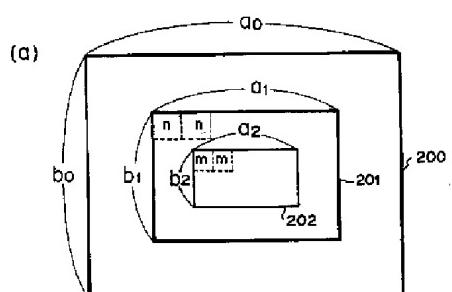
最終頁に続く

(54)【発明の名称】 撮像装置及び撮像方法

(57)【要約】

【課題】 解像度の劣化のない拡大撮像を得る。

【解決手段】 第1の撮像領域201の画素をn (nは自然数) 画素加算して読み出す第1の読み出し手段と、第1の撮像領域よりも小さい第2の撮像領域202の画素を非加算、またはm (m < n ; mは自然数) 画素加算して読み出す第2の読み出し手段と、を有する。



【特許請求の範囲】

【請求項1】 第1の撮像領域の画素をn（nは自然数）画素加算して読み出す第1の読み出し手段と、前記第1の撮像領域よりも小さい第2の撮像領域の画素を非加算、またはm（m<n；mは自然数）画素加算して読み出す第2の読み出し手段と、を有する撮像装置。

【請求項2】 前記第1の読み出し手段により読み出される画素数は、前記第2の読み出し手段により読み出される画素数と略同一であることを特徴とする請求項1記載の撮像装置。

【請求項3】 前記第1の読み出し手段による信号と前記第2の読み出し手段による信号とは、同一の画像データ処理手段でデータ処理されることを特徴とする請求項1記載の撮像装置。

【請求項4】 前記第1の撮像領域内の前記第2の撮像領域を含む複数の撮像領域の露光量評価値と焦点評価値を記憶し、前記第1の読み出し手段か前記第2の読み出し手段かの指定、及び／又は前記複数の撮像領域の読み出し領域の指定に応じて、前記露光量評価値及び前記焦点評価値を、露光量制御及び焦点制御に用いることを有する請求項1～3のいずれかの請求項に記載の撮像装置。

【請求項5】 前記第1の撮像領域内の設定座標の範囲以外の指定は、撮像素子の読み出し領域を限定させることを特徴とする請求項1記載の撮像装置。

【請求項6】 前記第2の読み出し手段により読み出された信号に適する光学ローパス・フィルターを有することを特徴とする請求項1記載の撮像装置。

【請求項7】 前記n画素加算又は／及び前記m画素加算は、水平および垂直の画素加算を含んでいることを特徴とする請求項1記載の撮像装置。

【請求項8】 水平方向及び垂直方向の任意の画素位置から読み出しを行う手段を有することを特徴とする請求項1記載の撮像装置。

【請求項9】 撮像素子の第1の撮像領域の画素をn（nは自然数）画素加算して読み出す第1のモードと、前記第1の撮像領域よりも小さい第2の撮像領域の画素を非加算、またはm（m<n；mは自然数）画素加算して読み出す第2のモードと、を有する撮像方法。

【請求項10】 前記第1のモードで読み出される画素数は、前記第2のモードで読み出される画素数と略同一であることを特徴とする請求項9記載の撮像方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は撮像装置及び撮像方法に係わり、特に撮像領域の画素を画素加算して読み出す撮像装置及び撮像方法に関する。

【0002】

【従来の技術】特定の撮像領域を表示装置の画素数より粗く拡大表示する方法が知られている。以下、この方法

を用いた撮像装置について説明する。

【0003】図19に、撮像装置の構成を示す。この撮像装置は、光電変換部101、垂直転送部102、蓄積部103、水平転送部104、信号電荷検出部105および水平転送部104と反対側に設けられた出力部106からなる。なお、矢印は通常の信号電荷の転送方向を示す。

【0004】図20は、蓄積部を有する撮像装置を駆動させるための代表的なパルス波形例である。図20において、(a)は複合帰線消去信号、(b)，(c)，(d)および(e)は垂直転送部102に印加する4相クロック信号で、それぞれVA1, VA2, VA3およびVA4ゲートに印加する垂直転送パルス波形（以下φVA1, φVA2, φVA3およびφVA4と記す）、(f), (g), (h)および(i)は蓄積部103に印加する4相クロック信号で、それぞれVB1, VB2, VB3およびVB4ゲートに印加する垂直転送パルス波形（以下φVB1, φVB2, φVB3, φVB4と記す）、(j)はCCD出力信号の有効識別信号（以下、プリプランキングと記す）、(k)は水平転送部104の信号電荷を信号電荷検出部105へ移す転送パルス（以下、水平転送パルスと記す）波形を示している。

【0005】次に、図19と図20を参照して従来の撮像装置の駆動方法を説明する。

【0006】垂直帰線消去期間A3中に、光電変換部101より垂直転送部102へ蓄積された電荷を図20(b)～(e)に示されたチャージパルスC3によって転送する。次に、垂直高速転送パルスF3により電荷を垂直転送部102より蓄積部103へ蓄積部の段数分転送する。次に、映像走査期間B3で蓄積部103へ一水平期間G3ごとに垂直転送パルスI3を印加し、電荷を一水平期間G3ごとに水平転送部104へ転送する。これと同時に一水平期間G3すなわち垂直転送パルスI3の間に水平転送部104上の信号電荷を1回分転送できる周波数の水平転送パルスH3を水平転送部104に印加し、信号電荷を信号電荷検出部105より出力する。

【0007】また、垂直転送部102に、垂直帰線消去期間A3の開始よりチャージパルスC3が印加される今まで、水平転送部104に対して反対側にある出力部106方向へ垂直高速転送パルスD3を印加し、垂直転送部102にある不要電荷の掃き出しを行う。

【0008】以上の駆動方法により垂直転送部102と蓄積部103は別々に動作可能となり、電子シャッタスピードがおよそ1/60秒～1/1600秒が可能となる。

【0009】次に、図21に示したパルス波形図を参照して蓄積部を有する撮像装置における画面の一部を縦および横が2倍で面積比が4倍で表示するための駆動方法を説明する。なお、ここでは画面中央部を拡大するためのパルス波形である（以下、この動作を電子ズームと記

す）。図21において、(a)は複合帰線消去信号、(b), (c), (d)および(e)は垂直転送部に印加する4相クロック信号で、それぞれ ϕ VA1, ϕ VA2, ϕ VA3, ϕ VA4、(f), (g), (h)および(i)は蓄積部に印加する4相クロック信号で、それぞれ ϕ Vb1, ϕ Vb2, ϕ Vb3, ϕ Vb4、(j)はプリプランキング、(k)は水平転送パルス波形を示している。

【0010】まず、垂直帰線消去期間A4中に、光電変換部101より垂直転送部102へ蓄積された電荷をチャージパルスC4によって転送する。次に、垂直高速転送パルスE4により電荷を垂直転送部102より蓄積部103へ段数分転送する。蓄積部103では、垂直高速転送パルスF4により段数の4分の1だけ余分に転送し、水平転送部104、信号電荷検出部105より掃出する。次に、蓄積部103に残った4分の3段分の電荷を、つづく映像走査期間B4で、一水平走査期間G4のほぼ真中の時刻に蓄積部103へ垂直転送パルスI4を二水平走査期間ごとに印加することにより水平転送部104へ転送する。同時に二垂直転送パルス間に水平転送部104上の信号電荷を一分回転できる周波数の水平転送パルスH4を水平転送部104に印加し、信号電荷を信号電荷検出部105より出力する。この操作により、光電変換部101の蓄積部103側の約4分の1から4分の3の部分、つまり中央部分が一映像走査期間に引き伸ばされて出力される。そして、映像走査期間B4の終わりには、光電変換部101の蓄積部103とは反対側の4分の1の信号電荷は、蓄積部103の一部に残る状態となる。この残された信号電荷は、次の垂直帰線消去期間A4のはじまりの部分にある蓄積部103の高速転送パルスJ4により水平転送部104へ転送され、信号電荷検出部105より掃き出される。

【0011】次に信号処理回路において、プリプランキング信号により、プランキング処理し一水平走査期間遅延を行い空白部分を補間することで縦と横を2倍に拡大した画面をモニタ画面いっぱいに表示することができる。

【0012】なお、従来例では画面中央部を拡大したが、拡大位置は任意である。

【0013】

【発明が解決しようとする課題】しかしながら、上記の様な撮像素子を用いた撮像装置では表示装置の解像度と同数の画素数のデータを読み出す撮像素子を用いているので、例えば、撮像面の1/4部分を表示装置全面に表示しようとすると、解像度は水平、垂直で1/2となってしまう。

【0014】また、上記の撮像装置では、任意の位置の部分読み出しを行うことは直接できないので、余分な画素まで読み出し掃き捨てなければならなかつた。

【0015】本発明の目的は、撮像素子全面の読み出し

による表示と、例えば、1/4部分の表示に於いても充分な解像度が得られる撮像装置を提案することにある。

【0016】また本発明の他の目的は、読み出し領域の指定が可能とし必要部分だけの読み出しを可能とする撮像装置を提案することにある。

【0017】

【課題を解決するための手段】本発明の撮像装置は、第1の撮像領域の画素をn(nは自然数)画素加算して読み出す第1の読み出し手段と、前記第1の撮像領域よりも小さい第2の撮像領域の画素を非加算、またはm(m < n;mは自然数)画素加算して読み出す第2の読み出し手段と、を有するものである。

【0018】本発明の撮像装置は、撮像素子の第1の撮像領域の画素をn(nは自然数)画素加算して読み出す第1のモードと、前記第1の撮像領域よりも小さい第2の撮像領域の画素を非加算、またはm(m < n;mは自然数)画素加算して読み出す第2のモードと、を有するものである。

【0019】本発明の好適な実施形態では、表示しようとする画素数より多くの画素数を有する撮像素子と、その余剰分の画素を撮像素子内、または/および、外で加算する手段を有し、さらに、例えば、增幅型撮像素子の如き、ランダムアクセス可能な撮像素子を用いることにより、撮像面の全面を表示する加算モード、および、全面表示と同数の撮像データを部分的に読み出す非加算モードの2種の撮像手段を有する。

【0020】また、加算モードと非加算モードとで、読み出し画素数を略同一(同一又は同一に近い値)とすれば、記憶領域や画像処理部の構成を統一することが可能である。すなわち、複数のモードを有する撮像装置は一般的には記憶領域や画像処理部で複数必要とされるが、本発明では複数モードでの記憶領域や画像処理部構成を統一し簡潔なものとすることが可能である。

【0021】さらに、自動露光制御(以下、AEという。)や自動合焦制御(以下、AFという。)では、部分指定領域の露光評価や合焦評価が行える様に分割された撮像面で予め評価データを用意記憶しておき、撮像時にはモードや指定領域に合う評価データを用いて制御を行う。この様な手段により、スムーズなモード切り換えや領域指定が可能となる。すなわち、部分読み出しモードでは、AEやAFが複数領域で評価されなければならないが、それらの評価データを複数記憶することにより、速いAE/AFを行なうことが可能となる。

【0022】読み出し領域の指定では、水平、垂直の画素数を表示画素数に合わせる為に、端が指定された場合でも、充分な画素数が得られる様に読み出し領域のポイントの自動校正手段を付加している。すなわち、読み出し領域の指定で表示装置へ所定の画素数のデータが送れる様に、領域指定の制限を行なうものである。

【0023】以下、図18(a)～(c)を用いて本發

明について説明をする。図18(a)に示すように、撮像素子の撮像領域200の画素数を $a_0 \times b_0$ とし、撮像領域200より小さい撮像領域201の画素数を $a_1 \times b_1$ とし、撮像領域201より小さい撮像領域202の画素数 $a_2 \times b_2$ とする。

【0024】本発明では撮像領域201(第1の撮像領域となる)のn画素(nは自然数)ごとに加算読み出しを第1のモードで行い、撮像領域202(第2の撮像領域となる)のm画素(m<n;mは自然数)ごとに加算読み出し、又は非加算読み出しを第2のモードで行う。なお、ここでは撮像領域200内の撮像領域201から第1のモードで加算読み出しする場合を取りあげたが、撮像領域200全体を第1のモードで加算読み出しする場合には撮像領域201を撮像領域200(本願の第1の撮像領域を撮像領域200とする)と置き換えて考えればよい。

【0025】この場合、図18(b)に示す、第1のモードで加算読み出しされて構成される実質的な画素数 $a_3 \times b_3$ ($< a_1 \times b_1$)を、第2のモードの非加算読み出しの場合の画素数 $a_2 \times b_2$ と等しく($a_3 \times b_3 = a_2 \times b_2$)すれば、第1のモードで読み出された信号の画素数と第2のモードで読み出された信号の画素数は等しくなり、上記のように記憶領域や画像処理部の構成を統一できる。また、図18(a)に示す、第1のモードで加算読み出しされて構成される実質的な画素数 $a_3 \times b_3$ ($< a_1 \times b_1$)を、図18(c)に示す、第2のモードの加算読み出しの場合の画素数 $a_4 \times b_4$ ($< a_2 \times b_2$)と等しく($a_3 \times b_3 = a_4 \times b_4$)すれば、同様に記憶領域や画像処理部の構成を統一できる。

【0026】

【発明の実施の形態】以下、本発明の実施の形態について図面を用いて詳細に説明する。

【第1の実施の形態】図1は、本発明のシステム構成を示す図である。

【0027】ここで光電変換は、被写体からの光が絞り羽根1を通り、レンズ2により撮像素子4へ結像されることで行われる。なお、3は、モワレ等を防ぐ為に光の高域をカットする光学ローパス・フィルター、色補正フィルター、および赤外線カットする為のフィルター等が組み合わされたフィルタ一群である。

【0028】撮像素子4で変換された光信号は、アドレス指定部8からの信号によりXアドレス選択部6およびYアドレス選択部5で2次元で画素位置選択が行われ、タイミング調整部7に読み出される。このタイミング調整部7では、撮像素子4からの出力(1～複数本)のタイミング調整が行われる。そして、タイミング調整部7から出力された信号は、AGC(オートゲインコントロール)10により電圧を制御され、A/D変換器11でデジタル信号に変換される。

【0029】カメラDSP12は、動画または静止画の画像処理を行う。またMPU14は、この画像処理の際に使われるパラメータをカメラDSP12に設定したり、AE、AF処理を行ったりする。なお、AF制御は、フォーカス・モーター51によりフォーカス・レンズ(図示せず)を前後に動かして行う。

【0030】画像処理する際の一時的な記憶領域としてDRAM13が用いられ、不揮発性の記憶領域として画像記録媒体18が用いられる。画像記録媒体18は、例えば、スマート・メディア、磁気テープ、または光ディスク等である。

【0031】この画像処理後の表示を行う為にビデオエンコーダ15、および、CRT16等が設けられている。また、ビューファインダー17は、例えばLCDの様なもので画像記録媒体18に記憶する前に被写体を確認したりする為に用いられる。これらの出力装置は、CRT16、および、ビューファインダー17に限らずプリンタ等を用いてもよい。

【0032】なお、表示領域指定部19は、図5の如き水平1600画素×垂直1000画素の撮像素子の内で図8の様に水平800画素×垂直500画素の読み出しを行う場合に、その位置を指定するポインタ装置であり、本実施形態ではその中央位置を指定する様に構成されている。従って、図5の水平1600画素×垂直1000画素の内の中央(800, 500)の座標が指定される。

【0033】図2に全体処理を示すフローチャート、図3に図2の一部フローチャート、図4に画像処理のフローチャートを示す。

【0034】先ず、撮像装置の電源をオンした後、図2に示される様な、撮像素子の分割域R2～R5(中央部R1を含む)での露光評価と焦点評価を行い評価値をメモリ(DRAM13)に記憶する(図2のS1, S2)。なお、この測定は定期的に行われる。

【0035】撮像がオンであればモード判定を行い(図2のS3, S4)、加算モードの場合はアドレス指定部8へ撮像素子の複数画素加算走査のモードが設定される(図2のS5)。例えば、このモードでは図7の如き加算走査の設定がなされる。

【0036】続いて、メモリから加算モード用AEデータ、例えば、図12の中央部R1のデータをMPU14が読み出し、光学系絞り羽根1とAGC10の増幅率の設定を行う(図2のS6)。また、同様にメモリから加算モード用の図12の中央部R1の焦点評価値を読み出し、フォーカス・モーター51により、フォーカス・レンズ(図示せず)を前後に動かして、AF制御を行う(図2のS7)。

【0037】他方、非加算モードの場合は、撮像読み出し領域が、表示領域指定部19でポインタ・デバイスにより指定される(図2のS8)。このズーム位置に合わ

せ、Xアドレス選択部6、およびYアドレス選択部5に先頭アドレスの設定がなされる。なお、この場合の画素読み出しアドレス指定はX、Yアドレス共に1画素ずつ進む順次走査がアドレス指定部8に設定される(図2のS9)。

【0038】続いて、メモリから非加算モード用AEデータ、例えば、図12の左上R2部分のデータをMPU14が読み出し、光学系絞り羽根1とAGC10の増幅率の設定を行う(図2のS10)。また、同様にメモリから非加算モード用の図12の左上R2部分の焦点評価値を読み出し、フォーカス・モーター51によりフォーカス・レンズ(図示せず)を前後に動かして、AF制御を行う(図2のS11)。

【0039】このモードに応じた撮像データはA/D変換器11でデジタル撮像データに変換された後、DRA M13に記憶される。なお、加算モードでも非加算モードの場合でも同じメモリ領域29(図9)が使用される。

【0040】この記憶された撮像データは、図4に示される様な画像処理が行われ、輝度信号と色差信号としてビデオ・エンコード処理等を受けた後、図3に示される、CRT表示、画像記録、ビューファインダー表示に用いられる。そして、この一連の動作は、撮像オン、オフ判定から繰り返される。

【0041】以下、加算モードと非加算モードについて詳しく述べる。

【0042】先ず、本実施形態で用いた像素子の動作について説明する。図16において、158はフォトダイオード(以下PDという。)150で蓄積された電荷を増幅MOSトランジスタ160のゲートを浮遊構造としたフローティング・デフュージョン(以下、FDという。)に転送する為の電位障壁操作用転送ゲートのMOSトランジスタである。また、157は該PD150の電荷をリセットする為のリセットMOSトランジスタである。そして、ライン選択用のMOSトランジスタとして159が設けられている。なお、これらのMOSトランジスタのゲートは、各々、PD150の電荷を転送する転送信号線153、FDをリセットするリセット信号線156、および選択信号線152に接続されている。

【0043】ここで、PD150に蓄積された電荷は、リセット信号線156によりリセットトランジスタ157がオンしリセットされたFDへ、転送信号線153により選択されたMOSトランジスタ158を通して転送され、選択信号線152により選択された選択MOSトランジスタ159を介してソースフォロワMOSトランジスタ160で増幅され、読み出し線154へ読み出される。

【0044】図17は図16に示された画素の複数配列した画素部と読み出し回路を示す回路構成図である。図17では簡易化のために2×2画素のみが示されてい

る。

【0045】非加算制御では、図17に示されるMOSトランジスタ161-1が信号線169により導通されることで容量162-1へ該電荷は蓄積される。同様に、PD150-2の電荷は、信号線156-1、153-1、152-1、および、169のPD150-1の読み出し制御の際に容量164-1へ読み出される。続いて、信号線167と信号線168が交互にオンされることで、PD150-1、PD150-2の撮像信号は順次に増幅器169を通して読み出される。垂直方向への動作は156-2、153-2、152-2の制御から上記と同様の動作により行われる。

【0046】次に加算制御では、図17に示される信号線156-1、153-1、152-1、および、169の制御で、PD150-1、PD150-2の電荷が、各々、容量162-1、164-1へ蓄積される。続いて、信号線156-2、153-2、152-2、および170の制御で、PD150-3、PD150-4の電荷が、各々、容量162-2、164-2へ蓄積される。この後、信号線167と信号線168を同時にオンすれば、PD150-1、PD150-2、PD150-3、およびPD150-4の電荷を加算した撮像信号が増幅器169を通して読み出される。またPD150-1、PD150-4の信号の電荷を容量162-1、容量164-1へ蓄積し、この後、信号線167と信号線168を同時にオンすれば、PD150-1、PD150-4の電荷を加算した撮像信号が増幅器169を通して読み出される。

【0047】上記した制御手段で、非加算と加算での動作を行わせることができる。

【0048】また、上述した様に信号線156、153、152の選択制御手段で垂直の任意の位置を、信号線167、168の制御手段で水平方向の任意の位置を選択することができる。

【0049】上記した様に図5は本実施形態で用いた水平1600画素×垂直1000画素で構成される像素子20である。

【0050】像素子20の加算モードは、図6に示される水平800画素×垂直500画素の表示装置30への全面表示のモードであり、図7の40に示すような加算を行っている。ここで、図1の光学フィルター群3に設けられた光学ローパス・フィルターは、1600画素×1000画素で被写体の折り返しを生じない様に設定されている。従って、単純に4画素に1画素を抜き取って読み出しを行えば画像にモワレを生じてしまう。この為、この加算モードでは図7の40の様にR、Bについては水平、垂直で、Gに関しては斜め方向に複数画素の加算を行っている。これにより加算方向の被写体像の空間周波数は落とされ、折り返しによる偽色は軽減される。

【0051】一方、非加算モードは図8の50に示される様に、撮像素子20の内の1/4面を読み出すモードで部分ズームに相当する。この場合、ズーム位置は表示領域指定部19で指定され、本例では中央部分（図5の撮像装置の第250行～第750行、第400列～第1200列の範囲の画素領域）がズームされる。この時、撮像素子20からは図8の50の様に1画素毎の非加算撮像信号が水平800画素×垂直500画素分読み出される。これは、図6の表示装置30の1画素毎に撮像信号1画素が対応しており、従来例の様に表示装置と同様画素の1部の画素をズーム表示するのと比べ解像度は充分なものとなる。

【0052】上述した様に水平800画素×垂直500画素の表示装置30に合わせて加算モードと非加算モードの撮像装置からの読み出し画素数を設定している為に、加算モードの一部分を拡大した非加算表示が解像度を損なうことなく行える。

【0053】また上記例では図6の全画素に対し、図7の如き加算処理を施したが、G11から水平800画素、垂直500画素に対し、図7の加算処理を行なう。一方でG11から水平1600画素、垂直1000画素に対し図24の如き加算処理を行なう。この場合には、G11から(800, 500)までの領域とG11から(1600, 1000)迄の領域を同一の表示解像度で画角を異にして表すことが可能となる。

【0054】さらに撮像素子20に補色系のカラーフィルターを用いた場合でも、図22に示す撮像素子の非加算モードとしてG11から(800, 500)までの画素を読み出し、色分離、画像処理後、水平800画素×垂直1000画素で構成される表示装置30へ表示することを行う。

【0055】また、加算モードでは図23の如き加算が施され、撮像素子の最大画角としての像が表示装置30へ表示される。

【0056】この場合の、色分離、画像処理は上記したものと同一である。

【第2の実施の形態】複数の撮像モードを有する撮像装置では、例えば、図14に示される様に、加算モード用メモリ28と非加算モード用メモリ27を2系統用いる方法が考えられる。ここに蓄積された撮像データは、各々、図15で示される加算処理部21、または、非加算処理部22で個別の処理が行われる。この様な処理方式を行った場合、メモリの容量は、加算モード用+非加算モード用となり大きな容量が必要とされることになる。また、処理部も同様に2系統が用いられ、大規模で高速な処理部が必要とされることになる。

【0057】これに対し、本実施形態では、加算モード時に画素間信号の加算を撮像素子4内で行い、非加算モード時はXアドレス選択部6とYアドレス選択部5で読み出し位置を指定し加算モード時と同じ画素数でズーム

撮影を行えば図9の様に加算モードと非加算モード用メモリは共用メモリとすることができる。また、カメラDSP12の処理も図10に示す色分離31、ホワイトバランス（以下WBと略す）処理41、ガンマ（以下、γと略す）補正34、42、黑白クリップ処理35、43、ローパス・フィルター処理37、44、45、等の一連の処理部を共有し1系統とすることができる。

【0058】なお、加算モード時の加算処理はA/D11とDRAM13の間に図示しないライン・メモリと加算器によって行っても素子内の画素加算と同様のメモリ、および、処理構成を探ることが可能である。

【第3の実施の形態】一般に露出調整機構は、光学系の絞り1と映像信号のAGC10の増幅率の制御にて行うものが知られている。この方法で制御を行う場合は、特開昭62-110369号公報に開示される様に、画面を中央領域と周辺領域に分けて、夫々の領域における映像信号レベルを評価値として検出し重み付けした量で光学系の絞りと映像信号の増幅率の制御を行う方法が知られている。

【0059】しかし、本発明の撮像装置の如く複数のモードを有する場合は、1種類の露光量検出だけではAEに対応することができない。

【0060】図11のLPF23を通過したR1乃至R5の映像信号は、積分器24によって積分され、DRAM13内のAEデータ記憶領域AE1乃至AE5に記憶される。この動作は、非加算モードで40万画素ズームの場合は、例えば図12に示される様にセンサ4のR2領域を積分した出力をAEデータ1(AE1)へ記憶する。また、加算モードの時にはセンサ4全体での撮像となるので図12のR1、つまり、画像中央の積分出力をAEデータ2(AE2)へ記憶する。

【0061】この様に、各モードに応じた露光評価値をメモリ上に記憶しておき、各モードの切り換え時に、記憶されている測光評価値により、AE制御を行えば、例えば所望のズーム域の光量に適した露光が迅速に可能となる。

【0062】当然R1乃至R5の測光評価値を予めDRAM13に記憶しておき、モードの選択、ズーム位置に合わせてAE制御を行えば、撮像素子4内の任意領域のズームも迅速に行える。

【0063】次に、焦点調整機構は、現フィールドと前フィールドでの焦点評価値の比較によって、フォーカス・モーターを駆動し、合焦させるものが知られている。

【0064】しかし、フォーカス制御に関しても、前記、AE制御と同様に、本発明の撮像装置の如く複数のモードを有する場合は、1種類の焦点評価値だけではAFに迅速に対応することができない。

【0065】図11のHPF（ハイパスフィルター）25を通過したR1乃至R5の映像信号は、積分器26によって積分され、DRAM13内のAFデータ記憶領域

AF 1 乃至 AF 5 に記憶される。この動作は、非加算モードで 40 万画素ズームの場合は、例えば、図 1 2 に図示される様に撮像素子 4 の R 2 領域を積分した出力を AF データ 2 (AF 2) へ記憶する。また、加算モードの時には、撮像素子 4 全体での撮像となるので図 1 2 の R 1 、つまり、画像中央の積分出力を AF データ 1 (AF 1) へ記憶する。

【0066】この様に、各モードに応じた焦点評価値をメモリ上に記憶しておき、各モードの切り換え時に、記憶されている焦点評価値と現フィールドとの焦点評価値を用いれば、例えば所望のズーム域の合焦制御が迅速かつ適確に行える。

【0067】当然 R 1 乃至 R 5 の焦点評価値を予め DR AM 1 3 に記憶しておき、モードの選択、ズーム位置に合わせて AF 制御を行えば、センサ 4 内の任意のズーム位置の AF 制御が迅速に行える。

【第4の実施の形態】図 1 の表示領域指定部 1 9 は本実施形態では非加算モードで読み出すブロックの中心を指示するものである。なお実際には開始点や終点を示すボインタとしても構わない。

【0068】この読み出し領域サイズとして図 8 の如き水平 800 画素 × 垂直 500 画素を固定してあると、図 1 3 (b) の (1600, 800) 座標を指定した場合、実際には読み出せない領域が生じる。この場合は図 1 3 (a) の d ポイント、つまり、(1200, 600) 座標がポイントされたと見なして斜線の領域を読み出し表示を行う。他の 3 角も領域サイズに応じた限界ポイント a (400, 200), b (1200, 200), c (400, 600) を設け読み出し表示の限定とする。

【0069】つまり、撮像領域内の限定ポイント a, b, c, d で規定される設定座標の範囲以外の座標の指定があった場合は、指定された座標に近い 4 つの限定ポイントのいずれかが指定されたとして撮像素子の読み出し領域を限定する。

【0070】

【発明の効果】以上説明したように、本発明の撮像装置によれば、第 1 の加算モードと非加算モード（又は第 1 の加算モードより画素数の少ない第 2 の加算モード）とを制御することにより、解像度の劣化のない拡大撮像が可能となる。

【0071】また、加算時と非加算時の読み出し撮像データ数を同数とすることにより、モード毎の処理系構成は同一とすることができますメモリと処理系は簡潔な 1 系統で済ませられる。

【0072】撮像位置を切り替えたり、モードを切り替えた時は予め記憶されている値で AE / AF 制御が行え切り替えがスムーズに行える。

【図面の簡単な説明】

【図 1】本発明の撮像装置の構成図である。

【図 2】本発明の撮像装置の動作フローチャートである。

【図 3】本発明の撮像装置の動作フローチャートである。

【図 4】画像処理部のフローチャートである。

【図 5】本実施形態で用いた撮像素子の画素構成図である。

【図 6】本実施形態で用いた表示装置の画素構成を表わす図である。

【図 7】加算モードでの読み出し撮像データ構成を示す図である。

【図 8】非加算モードでの読み出し撮像データを示す図である。

【図 9】本発明の撮像装置のメモリ構成を示す図である。

【図 10】本発明の撮像装置の画像処理部を示す図である。

【図 11】本発明の AE / AF データの記憶状態を示す図である。

【図 12】AE / AF の評価領域の分割例を示す図である。

【図 13】撮像素子からの読み出し領域の限定を説明するための図である。

【図 14】従来の撮像装置のメモリ構成を説明するための図である。

【図 15】従来の撮像装置の画像処理部を説明するための図である。

【図 16】撮像素子の画素構成を説明するための図である。

【図 17】撮像素子の構成を説明するための図である。

【図 18】本発明を説明するための模式図である。

【図 19】従来の撮像装置の CCD 摄像素子の構成図である。

【図 20】従来の CCD 摄像素子を用いた撮像装置の駆動方法を説明するためのタイミング図である。

【図 21】従来の電子ズーム時の撮像装置の駆動方法を説明するための図である。

【図 22】本実施形態で用いた撮像素子の画素構成図である。

【図 23】加算モードでの読み出し撮像データ構成を示す図である。

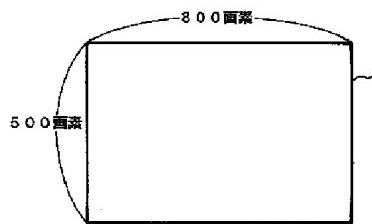
【図 24】加算モードでの読み出し撮像データ構成を示す図である。

【符号の説明】

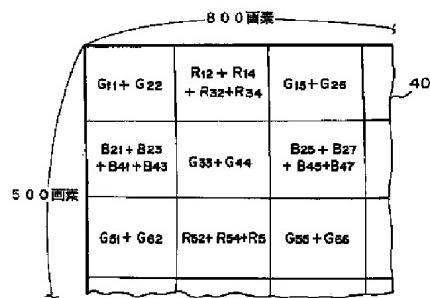
- 1 絞り羽根
- 2 レンズ
- 3 各種光学フィルター
- 4 摄像素子
- 5 Y アドレス選択部
- 6 X アドレス選択部

7	タイミング調整部	28	加算モード用フレーム・メモリ
8	アドレス指定部	21	加算処理部、非加算処理部
9	発振器	R 1 乃至 R 5	A E / A F 評価用分割エリア
10	オート・ゲイン調整部	A E 1 乃至 A E 5	A E データ記憶領域
11	A/D変換器	A F 1 乃至 A F 5	A F データ記憶領域
12	カメラDSP	a, b, c, d	領域指定ポイント
13	DRAM	A 1, A 3, A 4	垂直帰線消去期間
14	中央演算ユニット	B 1, B 3, B 4	映像走査期間
15	ビデオ・エンコーダ	C 1, C 3, C 4	チャージ・パルス
16	CRT	D 1, D 3, D 4, E 1, E 4, F 1, F 3, F 4, K 1, J 4	高速転送パルス
17	ピューファインダー	G 1, G 3, G 4	水平走査期間
18	画像記録媒体	H 1, H 3, H 4	水平転送パルス
19	表示領域指定部	I 1, I 3, I 4	垂直転送パルス
51	フォーカス・モーター	101	光電変換部
20	撮像素子画素構成	102	垂直転送部
30	表示装置画素構成	103	蓄積部
40	加算モードでの読み出し撮像データ構成	104	水平転送部
50	非加算モードでの表示用画素構成	105	信号電荷検出部
29	本提案の画像メモリ構成	106	出力部
31	色分離	150	フォトダイオード
32	高帯域輝度処理部	151	画素アンプ
33	広帯域化処理部	152	選択信号線
34	γ 補正	153	転送信号線
35	黑白クリップ処理部	156	リセット信号線
36	加算処理部	157	リセットMOSトランジスタ
37	ローパス・フィルター	158	転送MOSトランジスタ
38	輪郭補正部	159	選択MOSトランジスタ
39	色信号処理部	160	ソースフォロワMOSトランジスタ
41	WB処理部	161	CT選択MOSトランジスタ
42	γ 補正部	162	CT
43	黑白クリップ処理部	163	CT選択MOSトランジスタ
44	ローパス・フィルター	164	CT
45	ローパス・フィルター	165	水平転送選択MOSトランジスタ
23	ローパス・フィルター	166	水平転送選択MOSトランジスタ
24	積分器	167	水平転送選択信号線
25	ハイパス・フィルター	168	水平転送選択信号線
26	積分器	169	増幅器
27	非加算モード用フレーム・メモリ		

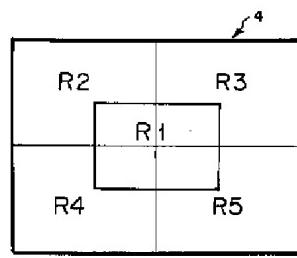
【図6】



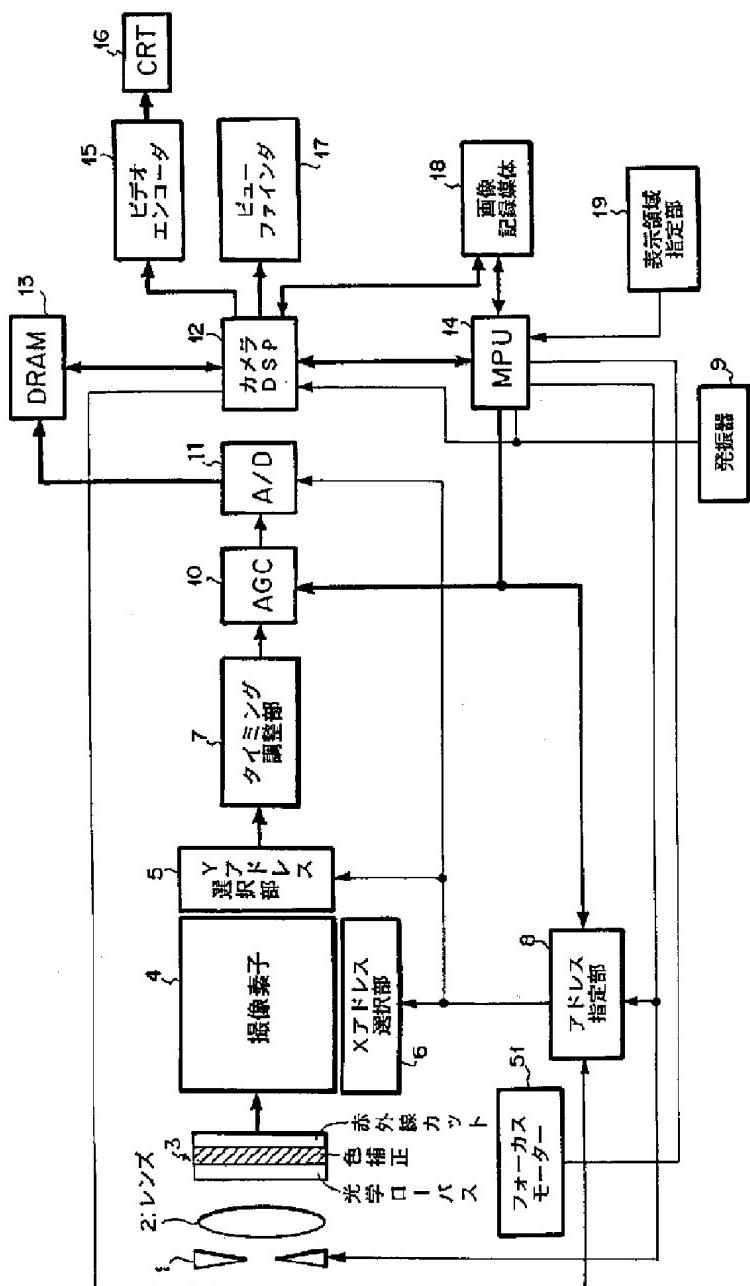
【図7】



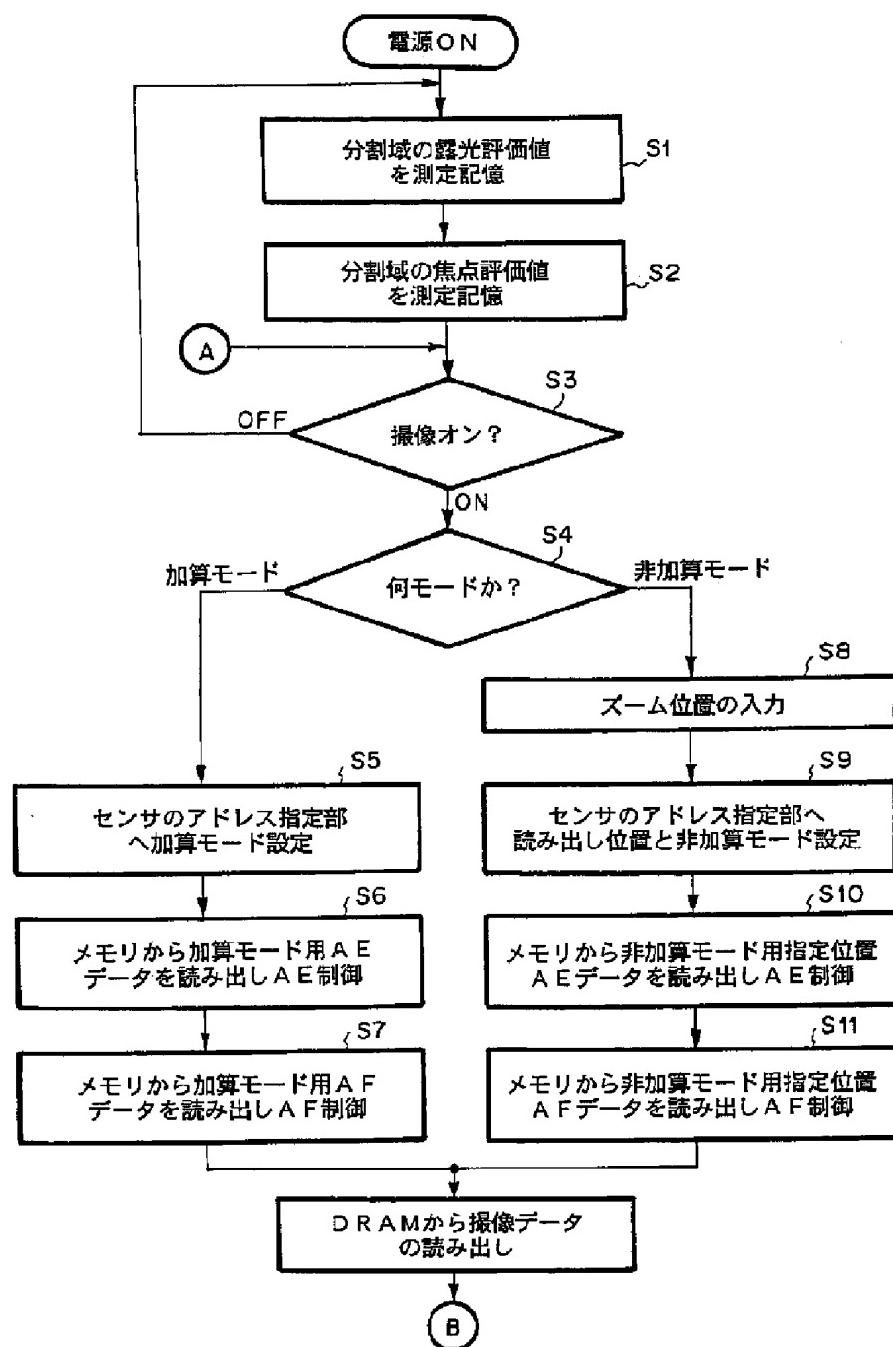
【図12】



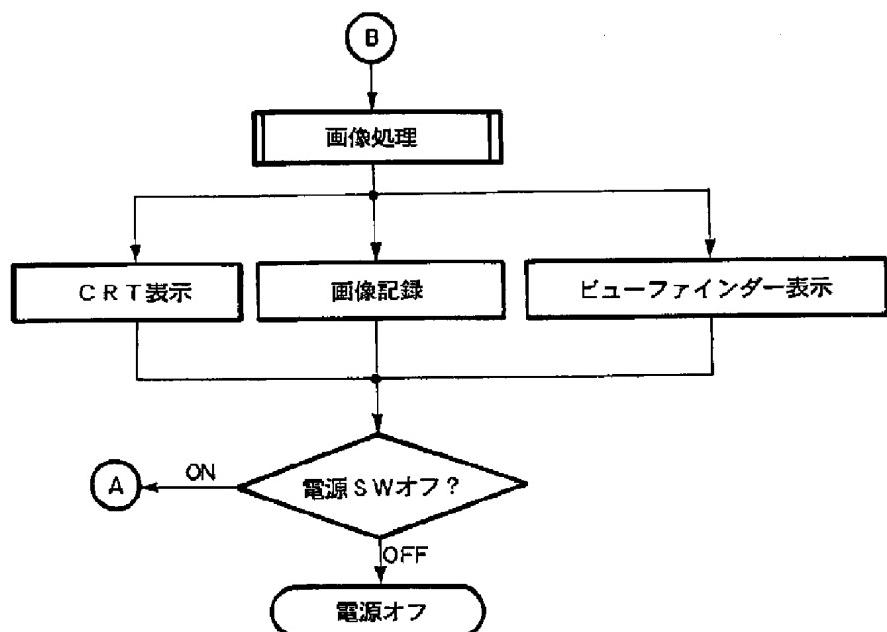
【図 1】



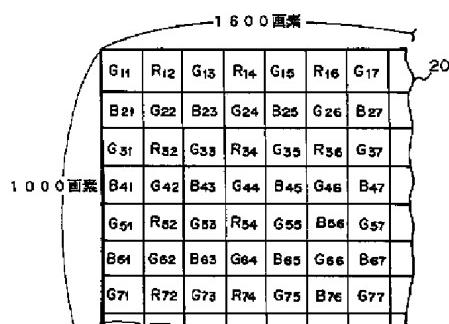
【図2】



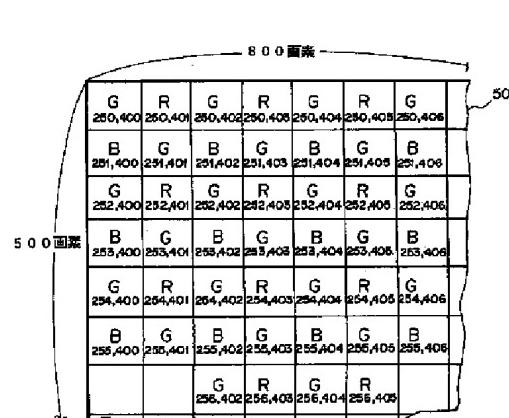
【図3】



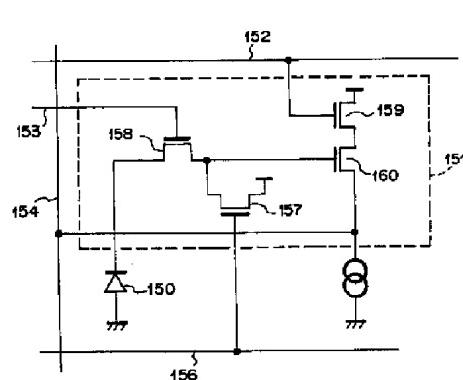
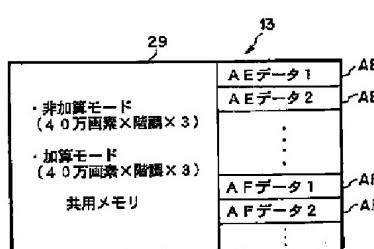
【図5】



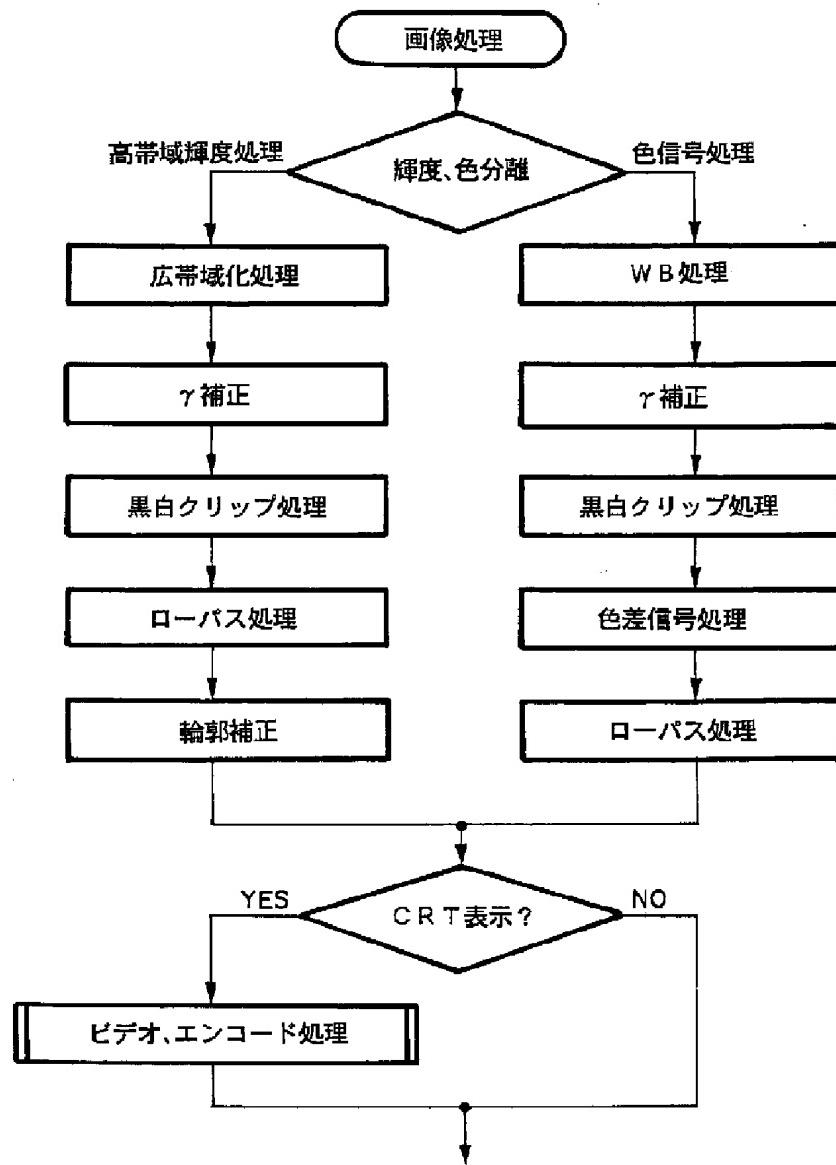
【図9】



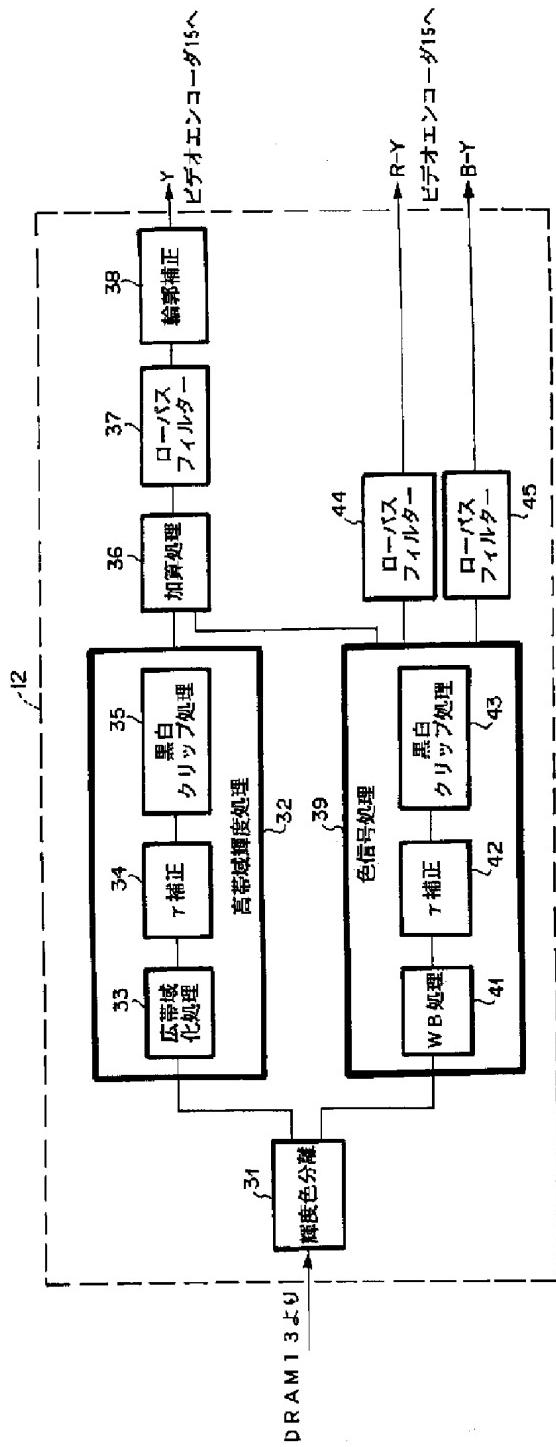
【図16】



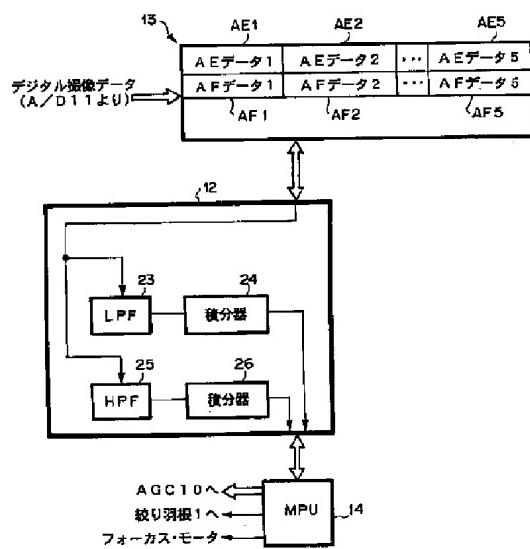
【図4】



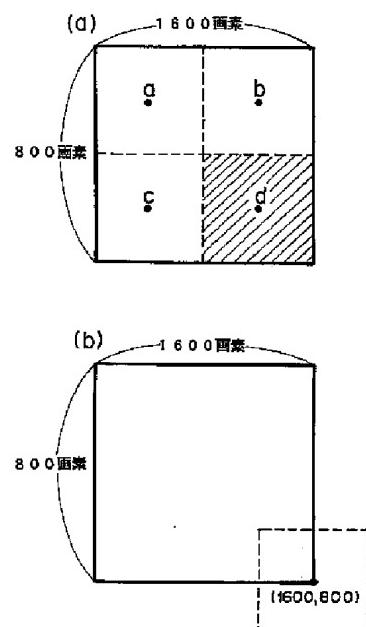
【図10】



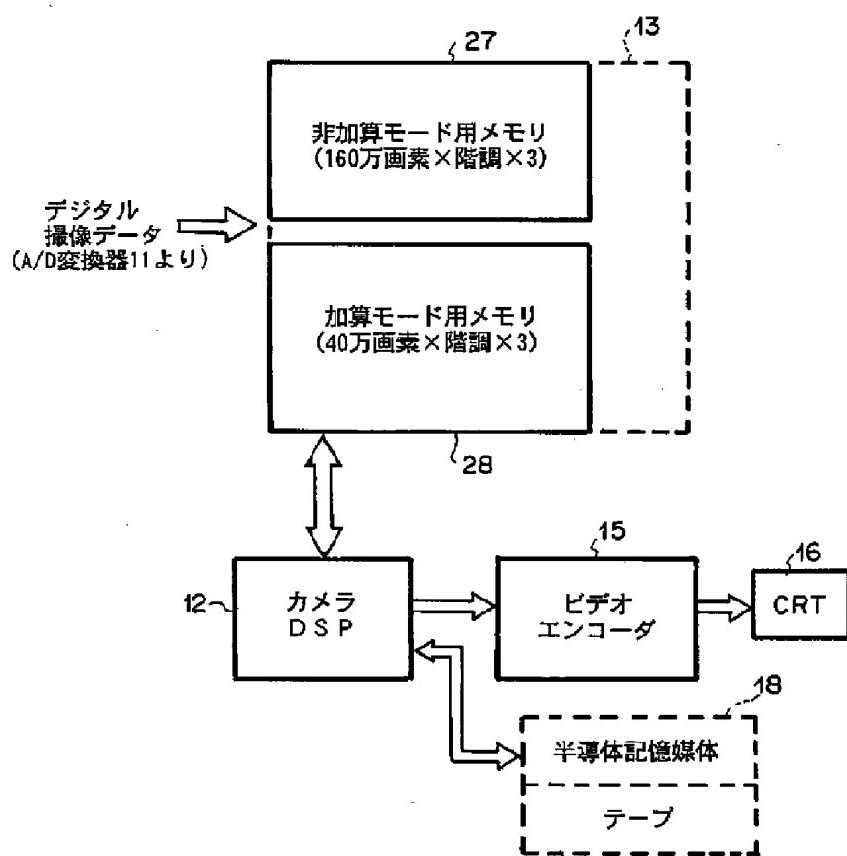
【図11】



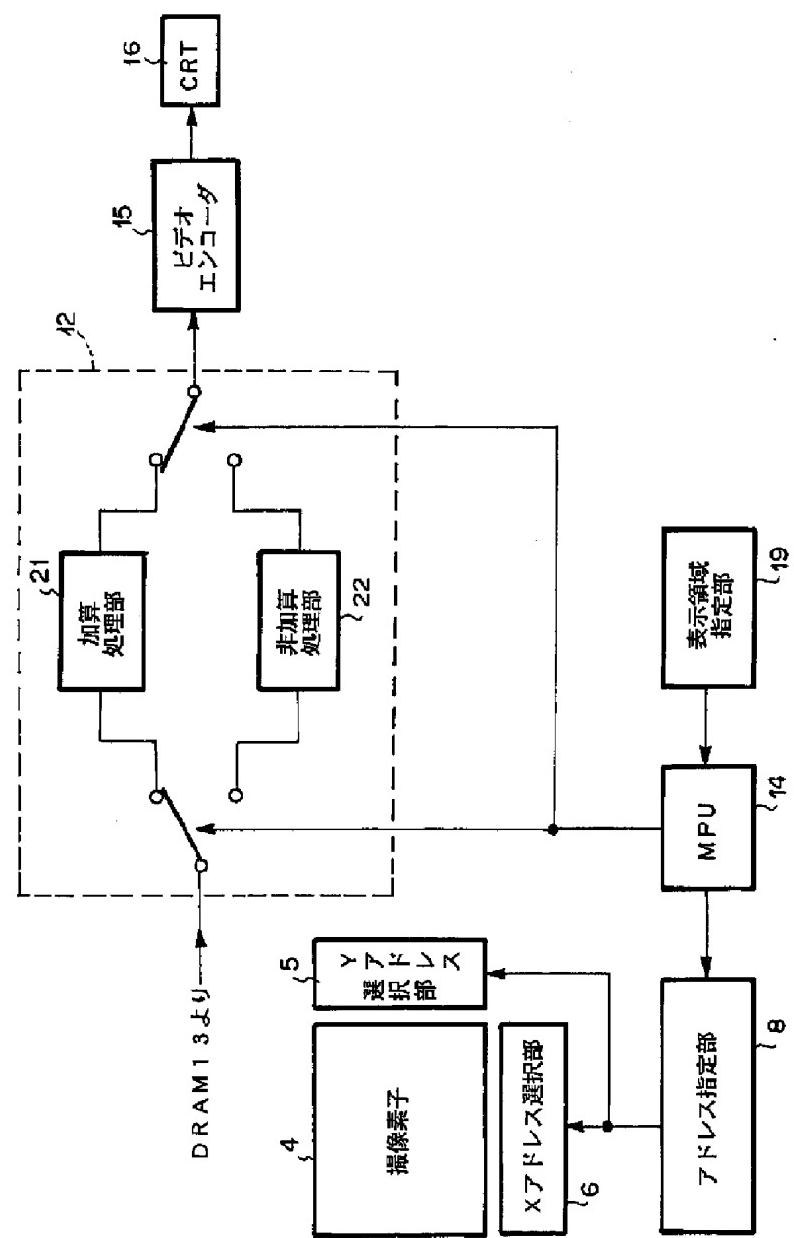
【図13】



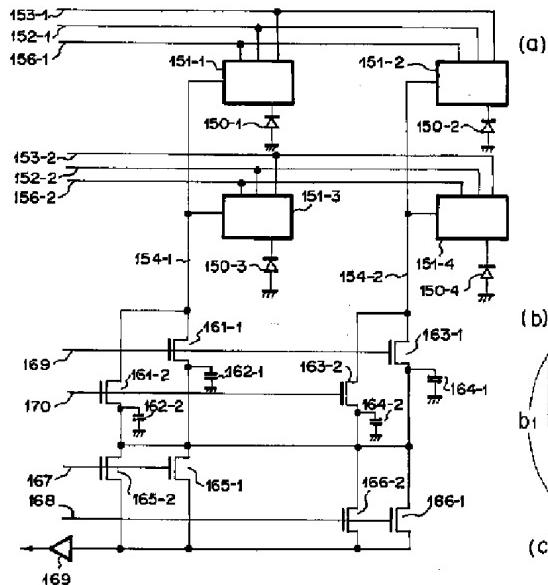
【図14】



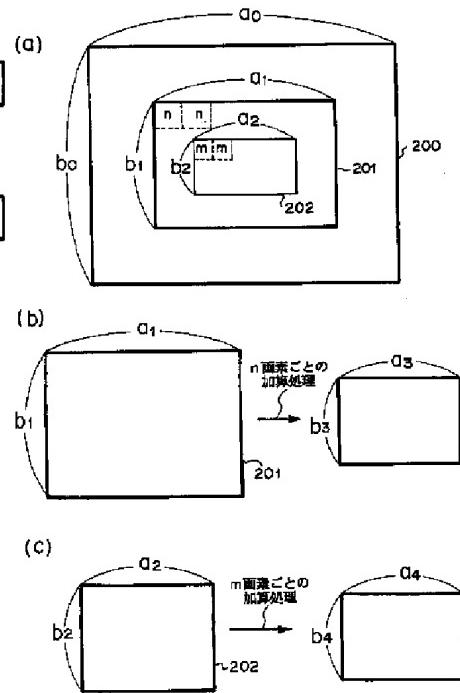
【図15】



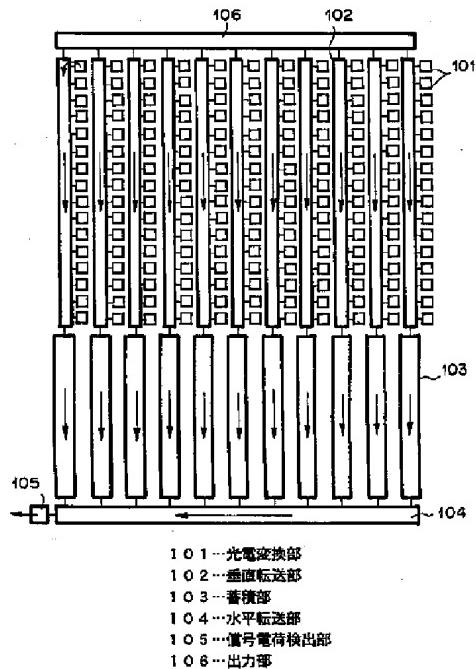
【図17】



【図18】



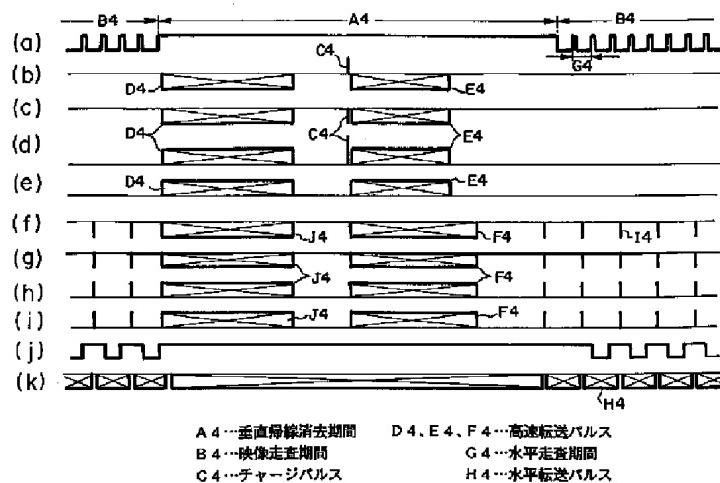
【図19】



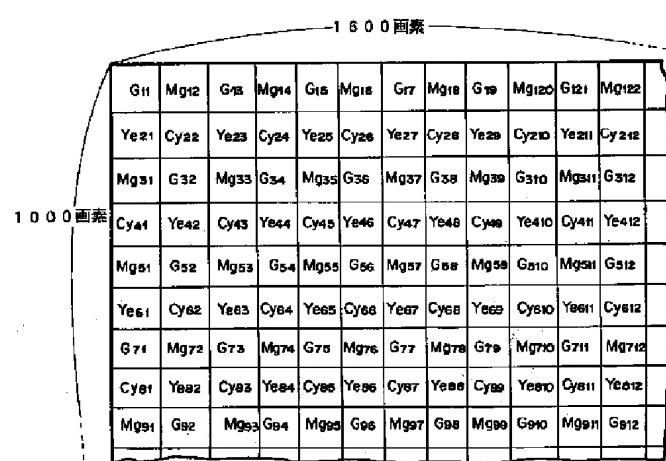
【図20】

A 3…垂直帰線消去期間 D 3, F 3…高速輸送パルス
 B 3…映像走査期間 G 3…水平走査期間
 C 3…チャージパルス H 3…水平輸送パルス

【図 2 1】



【図 2 2】



【図23】

800画素				
500画素	G ₁₁ + G ₁₃ + G ₃₂ + G ₃₄	Mg ₁₂ + Mg ₁₄ + Mg ₃₁ + Mg ₃₃	G ₁₅ + G ₁₇ + G ₃₆ + G ₃₈	Mg ₁₆ + Mg ₁₈ + Mg ₃₇ + Mg ₃₉
	Ye ₂₁ + Ye ₂₃ + Ye ₄₂ + Ye ₄₄	Cy ₂₂ + Cy ₂₄ + Cy ₄₁ + Cy ₄₃	Ye ₂₅ + Ye ₂₇ + Ye ₄₆ + Ye ₄₈	Cy ₂₆ + Cy ₂₈ + Cy ₄₇ + Cy ₄₉
	Mg ₅₁ + Mg ₅₃ + Mg ₇₂ + Mg ₇₄	G ₅₂ + G ₅₄ + G ₇₁ + G ₇₃	Mg ₅₅ + Mg ₅₇ + Mg ₇₆ + Mg ₇₈	G ₅₆ + G ₅₈ + G ₇₇ + G ₇₉
	Ye ₆₁ + Ye ₆₃ + Ye ₈₂ + Ye ₈₄	Cy ₆₂ + Cy ₆₄ + Cy ₈₁ + Cy ₈₃	Ye ₆₅ + Ye ₆₇ + Ye ₈₆ + Ye ₈₈	Cy ₆₆ + Cy ₆₈ + Cy ₈₇ + Cy ₈₉

【図24】

G ₁₁ + G ₁₃ + G ₁₅ + G ₁₇ + G ₂₂ + G ₂₄ + G ₂₆ + G ₂₈ + G ₃₁ + G ₃₃ + G ₃₅ + G ₃₇ + G ₄₂ + G ₄₄ + G ₄₆ + G ₄₈	R ₁₂ + R ₁₄ + R ₁₆ + R ₁₈ + R ₃₂ + R ₃₄ + R ₃₆ + R ₃₈ + R ₅₂ + R ₅₄ + R ₅₆ + R ₅₈ + R ₇₂ + R ₇₄ + R ₇₆ + R ₇₈	G ₁₈ + G ₁₁₁ + G ₁₁₃ + G ₁₁₅ + G ₂₁₀ + G ₂₁₂ + G ₂₁₄ + G ₂₁₆ + G ₃₀₉ + G ₃₁₁ + G ₃₁₃ + G ₃₁₅ + G ₄₁₀ + G ₄₁₂ + G ₄₁₄ + G ₄₁₆	
B ₂₁ + B ₂₃ + B ₂₅ + B ₂₇ + B ₄₁ + B ₄₃ + B ₄₅ + B ₄₇ + B ₆₁ + B ₆₃ + B ₆₅ + B ₆₇ + B ₈₁ + B ₈₃ + B ₈₅ + B ₈₇	G ₆₅ + G ₆₇ + G ₆₉ + G ₇₁ + G ₆₈ + G ₆₉ + G ₇₀ + G ₇₂ + G ₇₅ + G ₇₇ + G ₇₉ + G ₈₁ + G ₈₄ + G ₈₆ + G ₈₈ + G ₉₀	B ₂₉ + B ₃₁ + B ₃₃ + B ₃₅ + B ₄₉ + B ₅₁ + B ₅₃ + B ₅₅ + B ₆₉ + B ₇₁ + B ₇₃ + B ₇₅ + B ₈₉ + B ₉₁ + B ₉₃ + B ₉₅	
G ₉₁ + G ₉₃ + G ₉₅ + G ₉₇ + G ₁₀₂ + G ₁₀₄ + G ₁₀₆ + G ₁₀₇ + G ₁₁₁ + G ₁₁₃ + G ₁₁₅ + G ₁₁₇ + G ₁₂₂ + G ₁₂₄ + G ₁₂₆ + G ₁₂₈	R ₉₂ + R ₉₄ + R ₉₆ + R ₉₈ + R ₁₁₂ + R ₁₁₄ + R ₁₁₆ + R ₁₁₈ + R ₁₃₂ + R ₁₃₄ + R ₁₃₆ + R ₁₃₈ + R ₁₅₂ + R ₁₅₄ + R ₁₅₆ + R ₁₅₈	G ₉₉ + G ₉₁₁ + G ₉₁₃ + G ₉₁₅ + G ₁₀₁₀ + G ₁₀₁₂ + G ₁₀₁₄ + G ₁₀₁₆ + G ₁₁₁₉ + G ₁₁₁₁ + G ₁₁₁₃ + G ₁₁₁₅ + G ₁₂₁₀ + G ₁₂₁₂ + G ₁₂₁₄ + G ₁₂₁₆	
B ₁₀₁ + B ₁₀₃ + B ₁₀₅ + B ₁₀₇ + B ₁₂₁ + B ₁₂₃ + B ₁₂₅ + B ₁₂₇ + B ₁₄₁ + B ₁₄₃ + B ₁₄₅ + B ₁₄₇ + B ₁₆₁ + B ₁₆₃ + B ₁₆₅ + B ₁₆₇	G ₁₃₆ + G ₁₃₇ + G ₁₃₉ + G ₁₄₁ + G ₁₄₆ + G ₁₄₈ + G ₁₄₁₀ + G ₁₄₁₂ + G ₁₅₆ + G ₁₅₇ + G ₁₅₉ + G ₁₆₁ + G ₁₆₆ + G ₁₆₈ + G ₁₆₁₀ + G ₁₆₁₂	B ₁₀₉ + B ₁₁₁ + B ₁₁₃ + B ₁₁₅ + B ₁₂₉ + B ₁₃₁ + B ₁₃₃ + B ₁₃₅ + B ₁₄₉ + B ₁₅₁ + B ₁₅₃ + B ₁₅₅ + B ₁₆₉ + B ₁₇₁ + B ₁₇₃ + B ₁₇₅	

フロントページの続き

(51) Int. Cl. 7

// H 0 4 N 9/07

識別記号

F I

G 0 3 B 3/00

テーマコード(参考)

A 5 C 0 6 5

F ターム(参考) 2H002 DB02 DB06 DB25 DB28
2H011 AA03 BA33 BB04 DA05
2H051 AA00 BA47 CB22 CE01 CE14
DA03 GB12
5C022 AA13 AB06 AB30 AB44 AC01
AC42 AC55 AC69
5C024 AA01 CA00 CA11 CA17 DA01
DA05 EA08 FA01 GA17 GA48
HA23 JA35
5C065 AA02 BB12 BB48 CC01 DD02
EE06 GG03 GG09 GG21 GG22
GG30